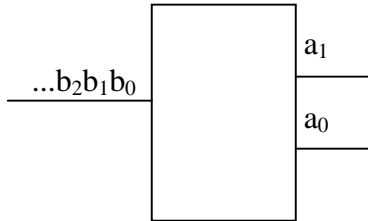


10. Zaprojektuj układ o szeregowym wejściu 1 bitowym i wyjściu 2 bitowym wskazującym na wyjściu liczbę jedynek które wystąpiły na wejściu w ostatnich 3 taktach.



- $b_2 b_1 b_0$
- $a_1 a_0$
- S_{000} – na wejściu w ostatnich trzech taktach wystąpiła liczba 0 0 0 → na wyjściu 0 = 0 0
 - S_{001} – na wejściu w ostatnich trzech taktach wystąpiła liczba 0 0 1 → na wyjściu 1 = 0 1
 - S_{010} – na wejściu w ostatnich trzech taktach wystąpiła liczba 0 1 0 → na wyjściu 1 = 0 1
 - S_{011} – na wejściu w ostatnich trzech taktach wystąpiła liczba 0 1 1 → na wyjściu 2 = 1 0
 - S_{100} – na wejściu w ostatnich trzech taktach wystąpiła liczba 1 0 0 → na wyjściu 1 = 0 1
 - S_{101} – na wejściu w ostatnich trzech taktach wystąpiła liczba 1 0 1 → na wyjściu 2 = 1 0
 - S_{110} – na wejściu w ostatnich trzech taktach wystąpiła liczba 1 1 0 → na wyjściu 2 = 1 0
 - S_{111} – na wejściu w ostatnich trzech taktach wystąpiła liczba 1 1 1 → na wyjściu 3 = 1 1

